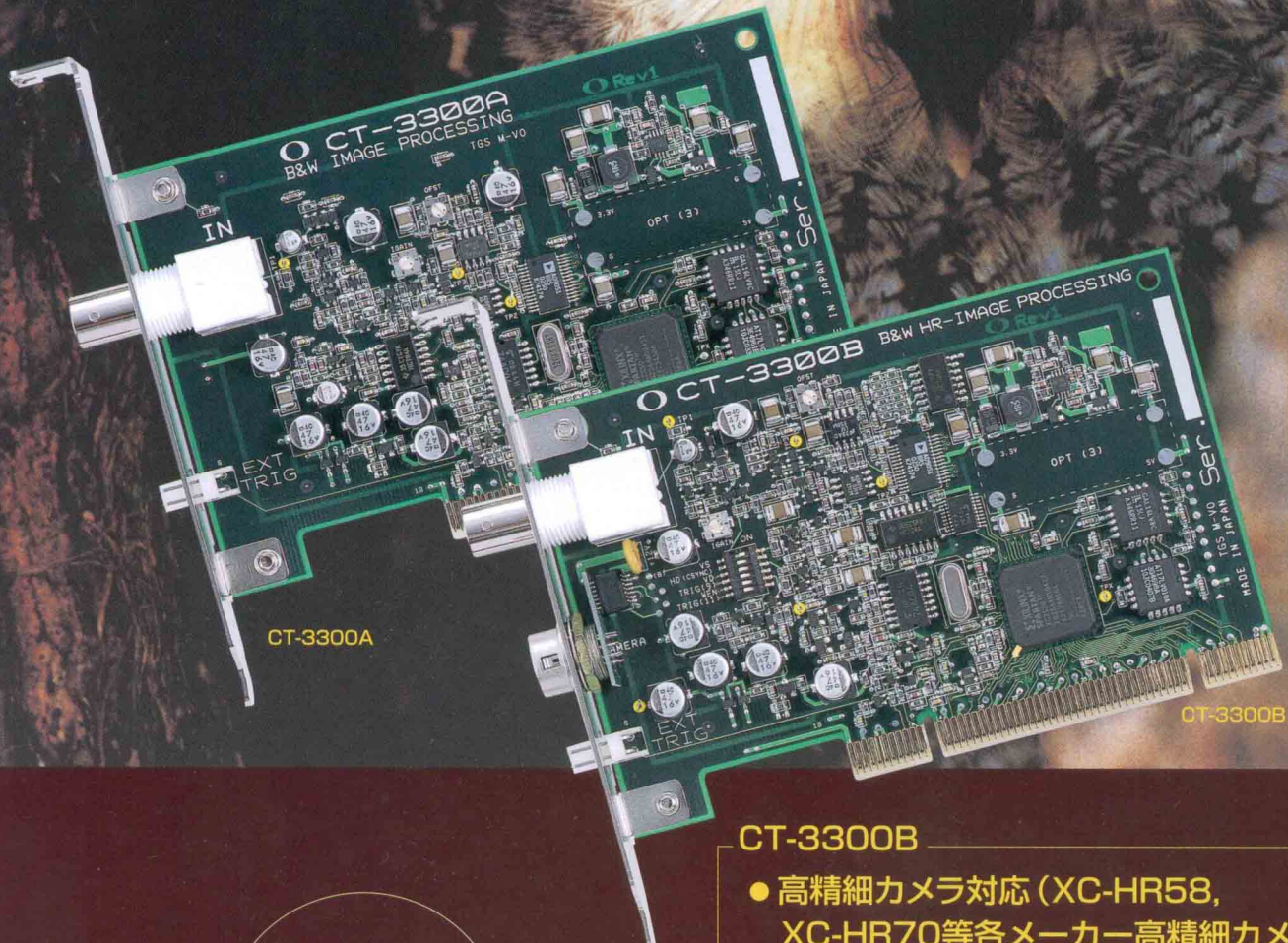


CT-3300A/B

BUS-MASTER

PCI MONOCHROME IMAGE PROCESSING BOARD

10ビット B/W フレームグラバー



CT-3300A/B

特長

Features

CT-3300B

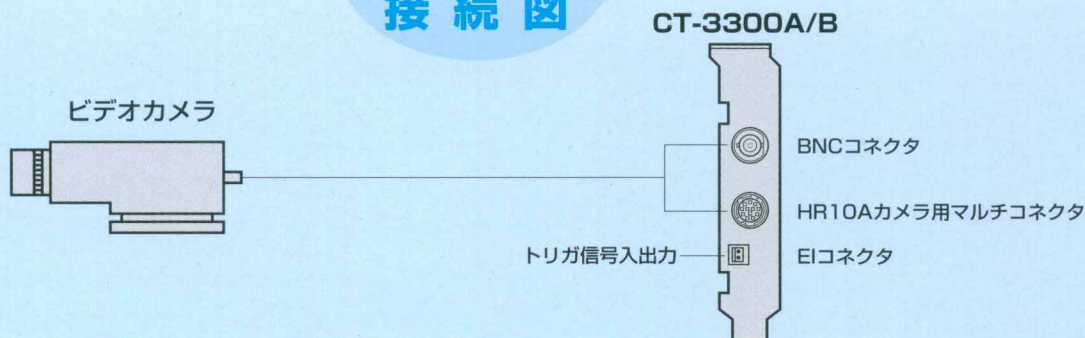
- 高精細カメラ対応 (XC-HR58, XC-HR70等各メーカー高精細カメラ).
- 最大2048H×2048V画素.
- 標準方式 (RS-170A)、倍速駆動及びプログレシブ方式のビデオ信号に対応.
- 入力ロックアップテーブル装備
- 10ビット画像精度 (1024階調)



サイバーテック株式会社

仕様項目	CT-3300A	CT-3300B
1. 入力ビデオ信号	1.0Vp-pコンポジット信号/BNC (RS-170A標準、倍速駆動、プログレシブ信号)	1.0Vp-pコンポジット信号又はVideo+HD+VD/ BNC又はHR10Aカメラ用マルチコネクタ (高解像度ビデオ信号、RS-170A標準、 倍速駆動、プログレシブ信号)
2. 画素構成	標準画像：640H×512V Max	任意サイズ画像：2048H×2048V Max
3. サンプリングクロック 周波数(PLL)	12.2727MHz or 24.5454MHz(倍速時)、 スクエアピクセルを構成	7.5~40MHz間の任意の周波数
4. 画像精度	1024 又は256階調(10又は8ビット)	
5. 入力ピクセルアップテーブル	1024×1024ビット	
6. 標準画像のモード	A) 2:1インターレース(1/60、1/30) ●セパレートモード フィールドごとの画像メモリに分けて取込。奇偶単独フィールドの取込も可。 ●ミックスモード 奇偶各フィールドをプログレシブの イメージに構成して取込。 B) プログレシブ信号(フルフレーム) 1/120、1/60、1/30(sec/フレーム)のノンインターレース信号を取込。	
7. 高精細画像モード	—————	H.V各サイズを任意設定しプログレシブモードで取込。
8. カメラ制御	—————	R/R制御、ランダムシャッタートリガ制御、 外部同期出力、WEN(カメラ出力トリガ)取込指令
9. トリガ信号入出力	●入 力：オープンコレクター、接点又は負論理TTLレベル信号(最大定格10V) ●出 力：1/0、VD、FRAME、INDEX、書込中の内一つをプログラム(0~5V負論理) ●コネクタ：2pin EI	
10. バス形式・転送速度	33MHz PCI・バスマスター、132Mバイト/sec	
11. 対応OS	Windows 98, ME, 2000, XP、Linux、Dos(Windows用ライブラリー&各OSサンプルソース添付)	
12. 消費電流	3.3V:0.12A、5V:0.1A、12V:0.02A、-12V:0.01A	3.3V:0.12A、5V:0.07A、12V:0.02A、-12V:0.02A
注文仕様 ●メインボード	CT-3300A	CT-3300B
●3.3Vインバータ	CT-3300(3)	

接続図



お求め、お問い合わせは



サイバーテック株式会社

CYBERNETICS
TECHNOLOGY

〒531-0074 大阪市北区本庄東3-9-15
TEL(06)6372-5558 FAX(06)6372-5712
<http://www.cybertek.jp>